(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11) 許出顧公開番号

特開平8-55080

(43)公開日 平成8年(1996)2月27日

(51) Int.CL®		識別記号	庁内整理番号	ΡΙ	技術表示箇所
G06F	13/18	510 B	7623-5B		
	12/16	310 J	7623-5B		
	15/16	340 F			

審査請求 未請求 請求項の数5 OL (全 7 頁)

(21)出願番号	特顧平 6-189579	(71)出顧人	000003078	
			株式会社東芝	
(22)出顧日	平成6年(1994)8月11日		神奈川県川崎市幸区堀川町72番地	
		(71)出題人	000004226	
			日本電信電話株式会社	
			東京都新宿区西新宿三丁目19番2号	
		(72)発明者	岡部 克彦	
			東京都日野市旭が丘3丁目1番地の1	株
			式会社東芝日野工場内	
		(72)発明者	佐藤 泰治	
			東京都千代田区内幸町一丁目1番6号	日
			本電信電話株式会社内	
	•	(74)代理人	弁理士 木村 高久	

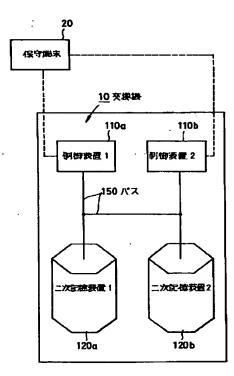
(54) 【発明の名称】 交換機システムにおけるデータアクセス制御方式

(57)【要約】

【目的】 各制御装置から各二次記憶装置へのアクセス の高速化を図りつつ制御装置の障害に対する柔軟な対応 及び二次記憶装置の大容量化も実現する。

【構成】 制御装置1及び2が2つの二次記憶装置1,2と同一のバス150を介して接続される。制御装置1が二次記憶装置2にアクセスする場合、二次記憶装置2に対してreserve コマンドを発行して制御装置2に内部データを書き換えられないような状態を作り、通常のデータアクセスを行う。以後、二次記憶装置2に対する制御装置2からのアクセスを拒否する排他制御が継続される。一連のデータアクセス操作を終了した制御装置1が二次記憶装置2へrelease コマンドを発行すると、排他制御が解除され、制御装置2から二次記憶装置2へアクセス可能となる。

BEST AVAILABLE COPY



20

【請求項1】 現用系と待機予備系から成る複数の制御 装置と、複数の二次記憶装置を有する交換機システムに おいて、

前記複数の制御装置と前記複数の二次記憶装置間を同一 バスを介して接続し、該バスを通じて前記各制御装置か ら前記各二次記憶装置へ直接発行可能なアクセス要求に 対してその1つのみを受け付ける排他制御を、任意の1 個の二次記憶装置へのアクセスを契機に行うことを特徴 とする交換機システムにおけるデータアクセス制御方 式.

【請求項2】 制御装置は、バス制御インタフェースと してのリザーブ/リリース機能を有し、前記アクセス要 求が受け付けられたことを契機にアクセス先の二次記憶 装置にリザーブコマンドを発行し、以後、当該制御装置 からリリースコマンドが入力するまで他の制御装置から 当該二次記憶装置へのアクセス要求を禁止することによ り前記排他制御を行うことを特徴とする請求項1記載の 交換機システムにおけるデータアクセス制御方式。

【請求項3】 制御装置は、キャッシュメモリを有し、 前記リザーブコマンド発行後、アクセス先の二次記憶装 置のデータをキャッシュデータとして当該キャッシュメ モリに取り込み、前記リリースコマンド発行時まで保持 することを特徴とする請求項2記載の交換機システムに おけるデータアクセス制御方式。

【請求項4】 複数の制御装置間の系間通信を行う系間 通信手段と、該系間通信の結果に基づき制御装置の状態 及び二次記憶装置の競合状態を認識する状態認識手段を 更に具備することを特徴とする請求項1記載の交換機シ ステムにおけるデータアクセス制御方式。

【請求項5】 系間通信を前記バスのロック発生を契機 に実施し、前記状態認識手段の認識結果に応じて当該バ スをリセットするか否かの制御を行うことを特徴とする 請求項4記載の交換機システムにおけるデータアクセス 制御方式。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、現用系と待機予備系の 複数の制御装置と複数の二次記憶装置とを備えた交換機 システムに係り、詳しくは任意の制御装置から任意の二 次記憶装置に対するアクセスを効率化するためのデータ アクセス制御方式に関する。

[0002]

【従来の技術】近年、交換機システムにおける動作の信 頼性を高めるべく、現用系と特機予備系の例えば2つの 制御系を備えた二重化交換機システムが知られている。

【0003】図5は、この種の従来の二重化交換機シス テムの一例を示したものであり、現用系としての制御装 置1 (符号: 110a)は二次記憶装置1 (同: 120

ての制御装置2(同:110b)は二次記憶装置2 (同:110b)とバス130bを介して接続された樽 成を有する。

【0004】同図からも分かるように、従来の二重化交 換機システムでは、現用系制御装置110aと待機予備 系制御装置110bのそれぞれに1対1で二次記憶装置 120aと120bがくくり付けられており、現用系制 御装置110aから待機予備系制御装置110bの二次 記憶装置120bへのアクセスは系間通信を用いて行う 10 運用形態がとられていた。

【0005】この場合、現用系制御装置110aから待 機予備制御装置110bの二次記憶装置120bへのア クセスまたは待機予備系制御装置110bから現用系制 御装置110aの二次記憶装置120aへのアクセス は、系間通信を行う分だけ高速性の面で劣ることになっ た。

【0006】また、系毎に制御装置と二次記憶装置とを くくり付けていた従来システムにおいては、任意の制御 装置110が機能不可能な状態に陥ると、この制御装置 110にくくり付けられている二次記憶装置120への アクセスができなくなり、オンラインファイル更新処理 等を確実に行うためには、制御装置110が故障してし まった際にその対応する二次記憶装置120に対して直 接ファイル更新を行うためのハード資源を設けることが 必要となった。

【0007】例えば、図5においては、各二次記憶装置 120a, 120bと接続された保守端末20が上記ハ ード資源にあたり、該保守端末20を要求がある毎に二 次記憶装置120a, 120bに接続し、その記憶デー タを二次記憶装置120a、120bに転送するといっ 30 た面倒な作業が発生することになった。また、交換機1 0自体にフロッピーディスクドライブ30を設けること でも同様の効果が期待できるが、この場合にはダウンサ イジングの妨げとなるシステム構成とならざるを得なか った。

【0008】更に、図5における従来システムによれ ば、待機予備系制御装置110bが組み込まれていない 状態では、待機予備系の二次記憶装置120bは無意味 なものとなっていた。つまり、この場合には、現用系の 制御装置110aがその二次記憶装置120bを利用で きる訳でもなく、二次記憶装置の記憶容量の大容量化に は何等貢献するものではなかった。

[0009]

【発明が解決しようとする課題】このように、上記従来 の二重化交換機システムでは、現用系と待機予備系毎に 制御装置と二次記憶装置がくくり付けの関係を有する構 成であったため、ある系の制御装置から他系の二次記憶 装置ヘアクセスを行う場合にはアクセス要求のあった系 の制御装置から他系の制御装置への系間通信を行わなけ a)とバス130aを介して接続され、特機予備系とし 50 ればならず、データアクセスがその系間通信分だけ遅く

なるという問題点があった。

【0010】また、オンラインファイル更新処理を考えた場合には、ある系の制御装置が故障した時の処理の停滞を避けるために、その制御装置が故障した系の二次記憶装置に対して直接ファイル更新を行うための保守端末やフロッピーディスクドライブ等のハード構成が不可欠となり、構成の煩雑化を来すばかりでなく、柔軟な対応ができないという問題点があった。

【0011】更に、系毎に制御装置と二次記憶装置をくくり付けた従来のシステム構成によれば、系間にまたが 10 る二次記憶装置の相互利用ができないことから、記憶容量を増やすためには各系毎に二次記憶装置の記憶容量を見直さなければならず、大容量化が困難であるという問題点があった。

【0012】本発明は上記問題点を除去し、各制御装置から各二次記憶装置に対するアクセスの高速化が図れるとともに、各制御装置の故障時における動作維持にも柔軟に対応でき、しかも二次記憶装置の記憶容量の大容量化にも有用な交換機システムにおけるデータアクセス方式を提供することを目的とする。

[0013]

【課題を解決するための手段】本発明は、現用系と待機 予備系から成る複数の制御装置と、複数の二次記憶装置 を有する交換機システムにおいて、前記複数の制御装置 と前記複数の二次記憶装置間を同一バスを介して接続 し、該バスを通じて前記各制御装置から前記各二次記憶 装置へ直接発行可能なアクセス要求に対してその1つの みを受け付ける排他制御を、任意の1個の二次記憶装置 へのアクセスを契機に行うことを特徴とする。

[0014]

【作用】本発明では、複数の制御装置から複数の二次記憶装置に対して同一のバスを通じて直接アクセス可能としながら、各二次制御装置においては常に上記アクセスの1つのみが受け付けられるように、そのアクセスを排他的に制御するようにしたものである。

【0015】この本発明の構成によれば、ある系の制御装置から任意の二次記憶装置へアクセスを行う場合には上記同一バスを通じて直接アクセスでき、系間通信が不要となる分だけアクセスの高速化を図ることができる。 【0016】また、同一バスを通じた任意の二次記憶装

【0016】また、同一バスを通じた任意の二次記憶装置への直接アクセスが可能な本願発明によれば、ある系の制御装置が故障した場合にも、他系の正常な制御装置よりその二次記憶装置にアクセスして記憶データを操作でき、例えばオンラインファイル更新処理時における制御装置の故障に対しても柔軟に対応でき、しかも二次記憶装置に直接ファイル更新を行うためのフロッピディスク等の特別なハード構成の追加も不要となる。

【0017】更に、本発明によれば、同一バスを利用し a,120 て各系にまたがる二次記憶装置を1つの制御装置に対応 装置120 させて活用でき、例えば特機予備系制御装置が存在しな 50 とになる。

い一重化での運用時には現用系制御装置から2個の二次 記憶装置を運用可能とすることで、二次記憶装置の記憶 容量の大容量化を図ることができる。

【0018】なお、本発明のシステム構成としたが故に必要となる制御要件としては、二次記憶装置アクセスに係る排他制御に起因する二次記憶装置間のデータ不整合対策及び二次記憶装置アクセス中のシステム中断対策があげられる。前者については、1個の二次記憶装置間のデータ不整合を回避できるようになる。また、後者については、ある系の制御装置が任意の二次記憶装置をアクセス中にダウンしバスがロックした場合、制御装置間の通信を実施し、他系の制御装置の動作状態を認識してリセットの可否を判断することにより、通常の運用形態に戻すことが可能となる。

[0019]

【実施例】以下、本発明の一実施例を添付図面に基づいて詳細に説明する。図1は本発明に係るデータアクセス制御方式を適用して成る二重化交換機システムの一実施例を示すブロック構成図である。

【0020】この交換機システムでは、現用系の制御装置110a及び待機予備系の制御装置110bと2つの二次記憶装置120a,120bとが同一のバス150を介して接続されている。そして、各系の制御装置110a,110bからは二次記憶装置120a,120bに対して上述した同一バス150を通じて直接アクセス可能となっている。

30 ば、ファイル更新処理に際して、その更新すべきファイルを各制御装置110a,110bに与える等の保守機能を担うものである。

【0022】本発明のデータアクセス方式によれば、制御装置110a及び110bのいずれからも二次記憶装置120a, 120bに直接アクセスできるが故に、システムの信頼性維持のための特別の制御が必要となる。【0023】その1つとして、二次記憶装置120a, 120b間に生じるデータの不整合を防止するための制御があげられる。通常、制御装置110a, 110b側に存在するファイル管理システムでは、比較的時間のかかる二次記憶装置へのアクセス処理に関してそのアクセスの回数を減らして高速化を図ろうという主旨から、キャッシュデータとして内部に運用過程のデータを保持することを行う。

【0024】各制御装置110a,110bの内部で変更されたデータがキャッシュデータとして残っている状態で、これらを任意のタイミングで二次記憶装置120a,120bに反映させる(記憶させる)と、二次記憶装置120a,120b内のデータに不整合が生じることになる。

【0025】例えば、図1に示す構成において、制御装置110aが二次記憶装置120bのあるファイルにアクセスを行い、制御装置110a内部に二次記憶装置120bの内容が制御データとして保持されている状態で、制御装置110bから二次記憶装置120bの同一ファイルにアクセスを行った場合、先に制御装置110bの内容を二次記憶装置120bに反映して、後から制御装置110aの内容を二次記憶装置120bに反映すると、制御装置110bが二次記憶装置120bに反映した内容が変わってしまうことになる。

【0026】このデータ不整合を回避するために、本発明では、制御装置110a,110bから二次記憶装置120a,120bへのアクセスに対する排他制御を1個の物理的な二次記憶装置へのアクセスを契機に行うようにしている。すなわち、制御装置110a,110bの一方が二次記憶装置120a,120bのいずれかにアクセスしている時には、このアクセス中の二次記憶装置120a,120bのいずれかに対して他の制御装置からアクセスを行えないように制御する。

【0027】この排他制御の具体的な実施形態としては、例えば、各制御装置110a, 110b内にバス制御インタフェースとして用意されているリザーブ/リリース機能を用いる方法が考えられる。

【0028】このリザーブ/リリース機能は、任意の制御装置から任意の二次記憶装置に対して一連の処理単位で発行されるものであり、例えば、各制御装置110 a,110bが任意の二次記憶装置120a,120bにアクセスを行う場合に、そのアクセスを行う契機でリザーブコマンドを発行し、それ以後、リザーブコマンドを発行した制御装置からリリースコマンドが発行されるまで、その二次記憶装置は他の制御装置にアクセスを許可しないようにする。このような運用形態によって、データの不整合を発生させることなく排他制御を実現可能となる。

【0029】この排他制御の一例を、ファイル操作を例 にとり、図2に示すフローチャートを参照して詳述する。

【0030】例えば、制御装置110aから二次記憶装置120bのファイル操作を行う場合は図2(a)に示す如くの手順で処理される。この場合、制御装置110aは操作すべきアプリケーションからの要求に応じて二次記憶装置120bに対してアクセスを行う(S211)。次いで、制御装置110aは相手先の二次記憶装置120bからアクセスの拒否がなされたか否かを判断する(S212)。

【0031】この例において、上記アクセス拒否の状態は、当該二次記憶装置120bに対してもう一方の制御装置110bから既にリザーブコマンドが発行されている時に発生する(同図、点線参照)。

【0032】ここで、アクセスが拒否された場合(S2 50

12Y)、アクセス処理は強制的に終了する。これに対して、アクセス拒否がない場合(S212N)、制御装置110aは二次記憶装置120bに対してreserve コマンドを発行し(S213)、制御装置110bに内部データを書き換えられないような状態を作った後、その二次記憶装置120bのファイルに対する基本アクセス操作を実施する(S214)。

【0033】その後、制御装置110aは、一連のファイルアクセス操作が終了したかどうかを監視し(S215)、本アクセス操作が終了した場合には(S215Y)、二次記憶装置120bへrelease コマンドを発行し(S216)、制御装置110bが二次記憶装置120bにアクセス可能となる状態に復帰する。

【0034】同様に、制御装置110bから二次記憶装置120bのファイル操作を行う場合は図2(b)に示す如くの手順で処理される。この場合、制御装置110bは操作すべきアプリケーションからの要求に応じて二次記憶装置120bに対してアクセスを行う(S221)。次いで、制御装置110bは相手先の二次記憶装置120bからアクセスの拒否がなされたか否かを判断する(S222)。このアクセス拒否の状態は、当該二次記憶装置120bに対してもう一方の制御装置110aから既にリザーブコマンドが発行されている時に発生する(同図、点線参照)。

【0035】ここで、アクセスが拒否された場合(S222Y)、アクセス処理は強制的に終了する。これに対して、アクセス拒否がない場合(S222N)、制御装置110bは二次記憶装置120bに対してreserveコマンドを発行し(S223)、制御装置110aに内部データを書き換えられないような状態を作った後、その二次記憶装置120bのファイルに対する基本アクセス操作を実施する(S224)。

【0036】その後、制御装置110bは、一連のファイルアクセス操作が終了したかどうかを監視し(S225)、本アクセス操作が終了した場合には(S225Y)、二次記憶装置120bへrelease コマンドを発行し(S226)、制御装置110aが二次記憶装置120bにアクセス可能となる状態に復帰する。

【0037】以上に述べた排他制御のうち、制御装置110aから二次記憶装置120bへのアクセスに際しての処理信号の流れを示したものが図3である。同図において、制御装置110aが二次記憶装置120bに対してでいます。一次記憶装置120bに対してでいます。一次記憶装置110bに内部データを書き換えられないような状態を作り、通常のデータアクセスを行う。以後、制御装置110aは二次記憶装置120bのファイルをキャッシュメモリ111aにキャッシュデータとして取り込んだうえで所望のファイル操作を実施する。

【0038】一連の操作を終了した制御装置110aが

二次記憶装置120bへrelease コマンドを発行するこ とにより、制御装置110bが二次記憶装置120bに アクセスすることが可能となる。但し、制御装置110 bが二次記憶装置120bにアクセスを行う場合、この 制御装置110bでは二次記憶装置120bの制御デー タをキャッシュメモリ111bにキャッシュデータとし て新たに読み込んだうえで動作を始めなければならな 61

【0039】ところで、本発明のシステム構成におい て、上記排他制御に関連して、制御装置110aまたは 10 110bが任意の二次記憶装置120a, 120bをア クセス中にダウンし、バス150がロックする事態も発 生し得る。そして、バスロックが発生した場合、上記リ ザーブ/リリース機能に伴うリザーブの状態がそのまま 残っていることから、システムの正常な動作を続行する ためには、そのリセット処理を行う必要性が生じる。

【0040】この点の対策として、本発明では、制御装 置110a, 110b相互間で系間通信を実施し、他系 の制御装置の動作状態を認識してリセットの可否を判断 し、その判断結果に応じた適宜な措置を講じることで、 通常の運用形態に戻すようにしている。

【0041】以下、本発明の交換機システムにおけるデ ータアクセス中のバスロック復旧手順を図4を参照して 説明する。同図において、2個の制御装置110a,1 10bと2個の二次記憶装置120a, 120bを同一 バス150で接続している状態で、何等かの原因でバス 150がロックしてしまった場合(制御装置110a、 1·10bから二次記憶装置120a、120bへのアク セスが不可能な状態)、次にアクセス要求を行おうとし ている制御装置から他の制御装置へと系間通信を起動 し、その制御装置の状態を参照することによりバスのリ セットの可否を認識する。

【0042】この例の如く、制御装置110bが二次記 憶装置120bへのアクセス中にバス150がロックし てしまった場合、制御装置110aから制御装置110 bに系間通信を行い、当該制御装置110bの状態を参 照する。ここで、制御装置110bの状態が正常であれ ば、制御装置110aはアクセス要求を行ったアプリケ ーションに対してバスビジーまたは他系リザーブ中のエ ラーリターンを行うのみとなる。また、制御装置110 bがhalt (機能停止状態)、またはabsent (制御装置が ない状態)の状態であった場合は、リザーブの状態が残 ったままとなり、以降のアクセスが行えなくなるので、 バス150のリセットを行う。バス150のリセットを 行うと、二次記憶装置120b中に認識されたリザーブ の状態もクリアされるので、通常の運用形態に戻ること が可能となる。

【0043】上記実施例においては、二次記憶装置12 Oaと120bを、それぞれ現用系と待機予備系の各制 御装置110aと110bにそれぞれ対応させて用いる 50 150 共有バス

場合について述べたが、同一バス150を介して任意の 二次記憶装置にアクセス可能である点を利用し、1つの 系 (例えば、現用系) に対して2つの二次記憶装置を配 置した構成としての運用も可能であり、この場合には1 つの制御装置に対する二次記憶装置の記憶容量の大容量 化を図ることができる。

8

【0044】また、上記実施例では、制御装置は現用系 と特機予備系の2つを用いた構成例を開示しているが、 本発明のデータアクセス制御方式は、それ以上の制御装 置を有するシステムにも適用できることは言うまでもな 11

[0045]

【発明の効果】以上説明したように、本発明によれば、 現用系と待機予備系から成る複数の制御装置と複数の二 次記憶装置を同一のバスで接続し、これら二次記憶装置 に対する各制御装置からのアクセス要求の1つを排他的 に受け付けるべく制御するようにしたため、ある系の制 御装置から他系の二次記憶装置へアクセスする場合には 上記バスを通じて直接アクセスでき、系間通信が不要と なる分だけアクセスの高速化を図ることができる。ま た、ある系の制御装置が故障した場合にも、上記バスを 通じた任意の二次記憶装置への直接アクセスにより他系 の正常な制御装置よりその二次記憶装置にアクセスして 記憶データを操作でき、例えばオンラインファイル更新 処理時における制御装置の故障に対しても柔軟に対応で き、しかも上記バスを通じて各系にまたがる二次記憶装 置を1つの制御装置に対応させて利用することによっ で、二次記憶装置の記憶容量の大容量化も図れるという 優れた利点を有する。

【図面の簡単な説明】

【図1】本発明のデータアクセス制御方式を適用して成 る二重化交換機システムの一実施例を示すブロック図。 【図2】本発明の二重化交換機システムの二次記憶装置 アクセスに係る排他制御の一例を示すフローチャート。 【図3】本発明の二重化交換機システムの二次記憶装置 アクセスに係る排他制御の処理の流れを示すブロック 図.

【図4】本発明の二重化交換機システムの制御装置間通 信によるバス使用状態参照処理の流れを示すブロック 図.

【図5】従来の二重化交換機システムのブロック構成 図。

【符号の説明】

10 交換機

110a 制御装置1

110b 制御装置2

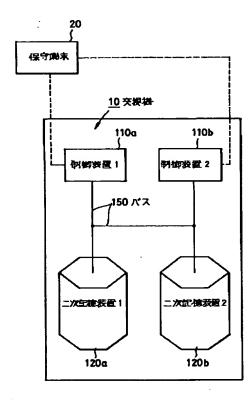
120a 二次記憶装置1

120b 二次記憶装置2

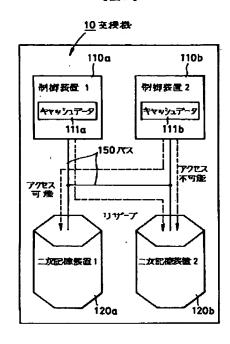
130a, 130b 系占有バス

30 フロッピーディスクドライブ

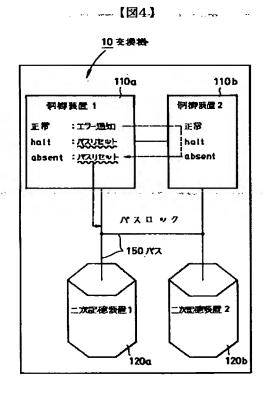
【図1】

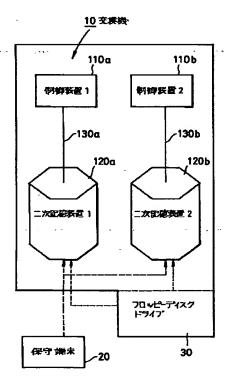


【図3】

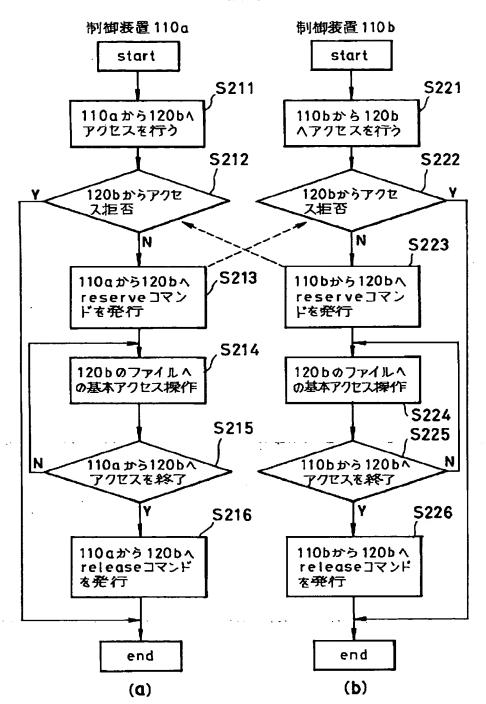


【図5】





【図2】



PAT-NO:

JP408055080A

DOCUMENT-IDENTIFIER: JP 08055080 A

TITLE:

DATA ACCESS CONTROL SYSTEM FOR EXCHANGE SYSTEM

PUBN-DATE:

February 27, 1996

INVENTOR-INFORMATION: NAME OKABE, KATSUHIKO SATO, TAIJI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

TOSHIBA CORP

N/A

NIPPON TELEGR & TELEPH CORP <NTT>

N/A

APPL-NO:

IP06189579

APPL-DATE:

August 11, 1994

INT-CL (IPC): G06F013/18, G06F012/16, G06F015/16

ABSTRACT:

PURPOSE: To increase the speed of access to each secondary storage device from each controller, to flexibly cope with the fault or the controller, ana to increase the capacity or the secondary storage device.

CONSTITUTION: Controllers 1 and 2 are connected to two secondary storage devices 1 and 2 through a common 150 between them. When the controller 1 accesses the secondary storage device 2, the controller issues a reserve command to the secondary storage device 2 to set this device to such state that internal data cannot be rewritten by the controller 2, and the normal data access is performed. Hereafter, the exclusive control to reject the access from the controller 2 to the secondary storage device 2 is continued. When the

<u>controller</u> 1 terminates a series of data access operations to issue a release <u>command to the secondary storage device</u> 2, the <u>exclusive control</u> is released, and the <u>controller</u> 2 can access the <u>secondary storage device</u> 2.

COPYRIGHT: (C)1996,JPO

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:				
☐ BLACK BORDERS				
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES				
☐ FADED TEXT OR DRAWING				
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING				
☐ SKEWED/SLANTED IMAGES				
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS				
☐ GRAY SCALE DOCUMENTS				
☐ LINES OR MARKS ON ORIGINAL DOCUMENT				
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY				
OTHER:				
·				

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.